

GS 112

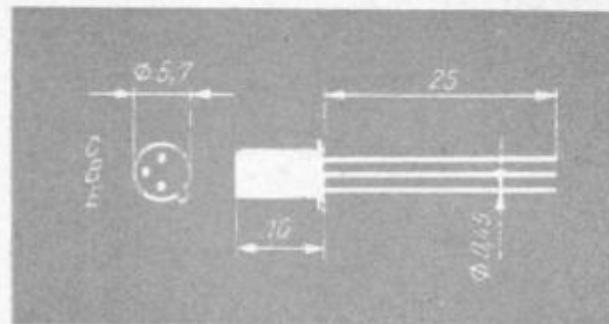
Verwendung: Germanium-pnp-Schalttransistor für mittlere Geschwindigkeiten in logischen Schaltungen bei Umgebungstemperaturen ϑ_a bis $+65^\circ\text{C}$

Abmessungen: Bauform A 3/25b,
TGL 11 811
Masse $\approx 0,8 \text{ g}$

Zulässige Höchstwerte

für $\vartheta_a = 45^\circ\text{C}$

$-UCBO = 20 \text{ V}$	$-I_C = 200 \text{ mA}^2)$
$-UEBO = 10 \text{ V}$	$\widehat{-I_C} = 300 \text{ mA}$
$-UCER = 15 \text{ V}^1)$	$I_E = 200 \text{ mA}$
bei $R_{BE} = 50 \Omega$	$\vartheta_j = 85^\circ\text{C}$
	$\vartheta_a = 65^\circ\text{C}^3)$



Kennwerte für $\vartheta_a = 25^\circ\text{C} - 5 \text{ grd}$

Wärmewiderstand $R_{th} \leq 0,5 \frac{\text{grd}}{\text{mW}}$

	Min	Typ	Max	Meßbedingungen	Stromverstärkungsgruppen
--	-----	-----	-----	----------------	--------------------------

Restströme

$-I_{CBO}$			$15 \mu\text{A}$	$-UCB = 15 \text{ V}, \vartheta_a = 25^\circ\text{C}$
$-I_{CBO}$			$80 \mu\text{A}^4)$	$-UCB = 15 \text{ V}, \vartheta_a = 45^\circ\text{C}$
$-I_{CBO}$			$800 \mu\text{A}^4)$	$-UCB = 15 \text{ V}, \vartheta_a = 75^\circ\text{C}$

Sättigungsspannung

$-U_{CEsat}$			$0,3 \text{ V}$	$-I_C = 300 \text{ mA}, -I_B = 9,4 \text{ mA}$
$-U_{BE}$			$0,8 \text{ V}^4)$	$-I_C = 300 \text{ mA}, -I_B = 9,4 \text{ mA}$

Gleichstromverstärkung

B	29		55	$-U_{CE} = 0,5 \text{ V}, -I_C = 200 \text{ mA}$	B
B	45		88	$-U_{CE} = 0,5 \text{ V}, -I_C = 200 \text{ mA}$	C
B	72		162	$-U_{CE} = 0,5 \text{ V}, -I_C = 200 \text{ mA}$	D

Schaltzeitkonstante bei Stromsteuerung

τ_i			$0,9 \mu\text{s}$	$-U_{CE} = 0,5 \text{ V}, -I_C = 200 \text{ mA}$
----------	--	--	-------------------	--

Speicherzeit

t_s			$1,5 \mu\text{s}$	$-I_C = 300 \text{ mA}, -I_B = 9,4 \text{ mA}$
-------	--	--	-------------------	--

Bestellbeispiel für einen Transistor

der Stromverstärkungsgruppe B

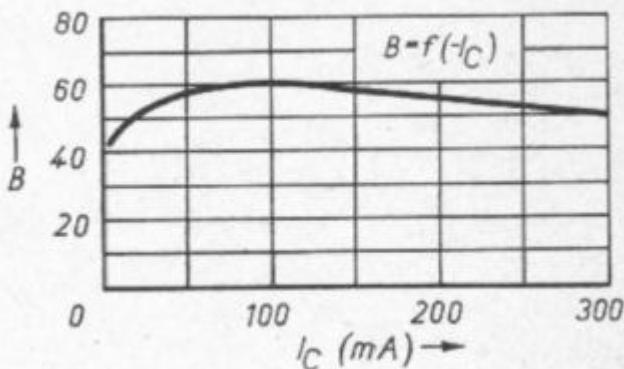
Transistor GS 112 B

Bemerkungen:

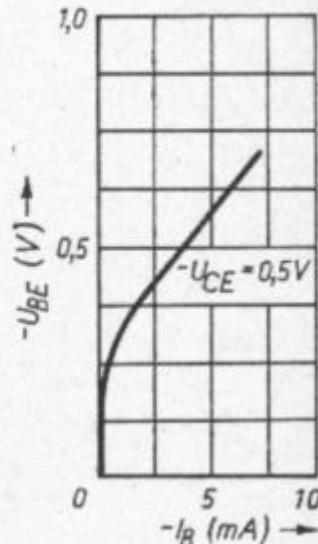
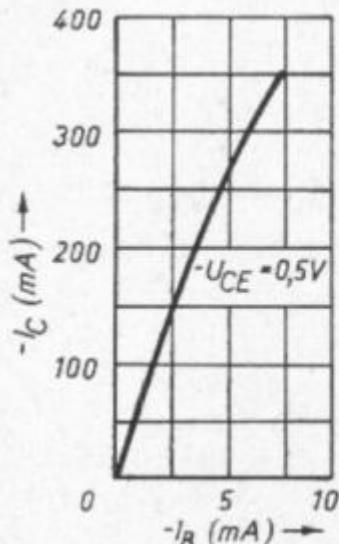
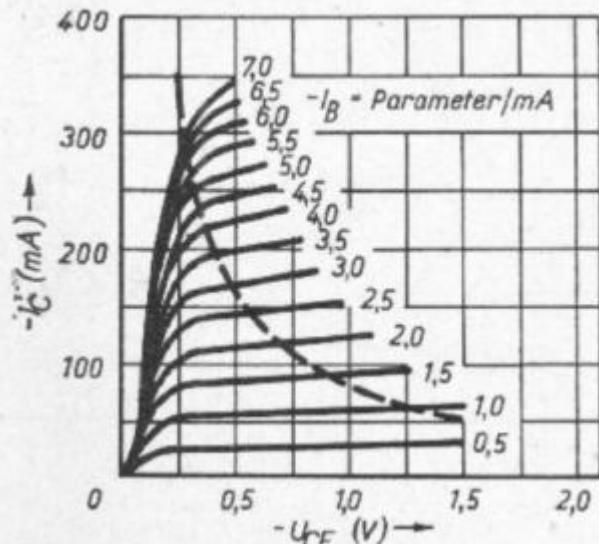
1) Beim Umschalten des Transistors aus dem „Ein“-Zustand (max. Verlustleistung $\widehat{-I_C} = 300 \text{ mA}$) in den Sperrzustand ($-U_{CER} = 15 \text{ V}$, $R_{BE} \leq 50 \Omega$) darf die Widerstandsgerade zwischen beiden Schaltzuständen die Sperrkennlinie des Transistors nicht im negativen Widerstandsbereich schneiden.

- 2) Maximal zulässige Integrationszeit (TGL 200-8161, Blatt 2, Abschnitt 6.2.)
 $t_{av} = 20 \text{ ms}$.
- 3) Maximale Lagertemperatur und maximale Umgebungstemperatur im Betriebsfall unter Berücksichtigung der zulässigen Verlustleistung.
- 4) Mindestens 95 % aller Bauelemente liegen unterhalb des angegebenen Grenzwertes.

Gleichstromverstärkung als Funktion vom Kollektorstrom



Mittlere Kennlinien für $\vartheta_a = 25^\circ\text{C}$

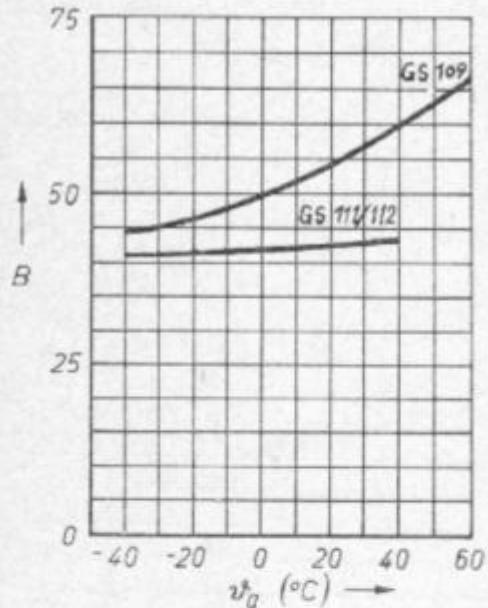


Stromverstärkung als Funktion der Umgebungstemperatur

$$B = f(\vartheta_a)$$

bei $-U_{CE} = 0,5 \text{ V}$

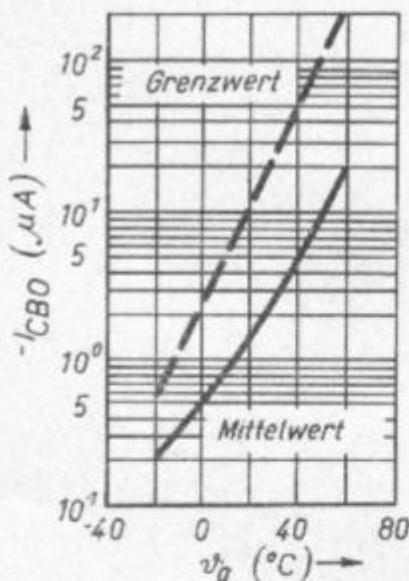
$$-I_C = 200 \text{ mA}$$



Kollektor-Reststrom als Funktion der Umgebungstemperatur

$$-I_{CBO} = f(\vartheta_a)$$

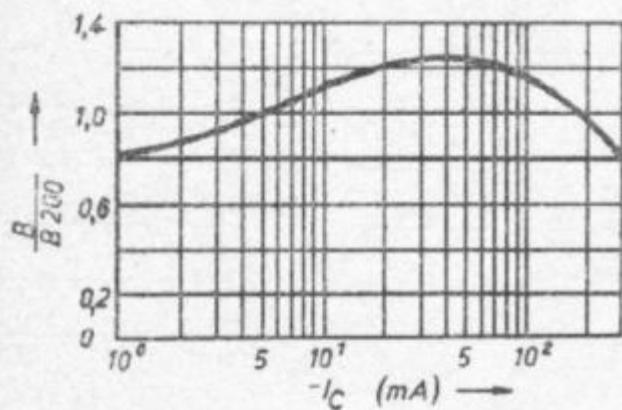
bei $-U_{CB} = 15 \text{ V}$



Stromverstärkung (normiert) als Funktion des Kollektorstromes

$$\frac{B}{B_{200}} = f(-I_C)$$

bei $-U_{CE} = 0,5 \text{ V}$

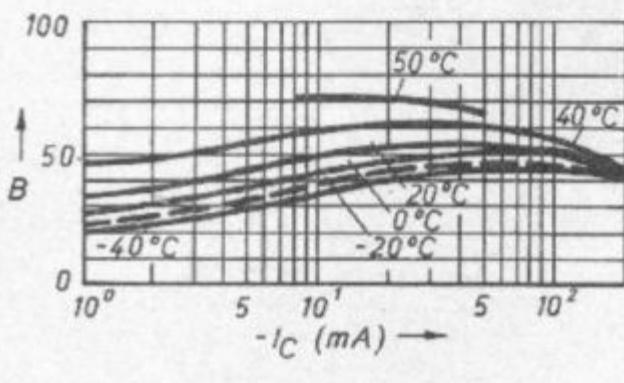


Stromverstärkung als Funktion des Kollektorstromes

$$B = f(-I_C)$$

bei $-U_{CE} = 0,5 \text{ V}$

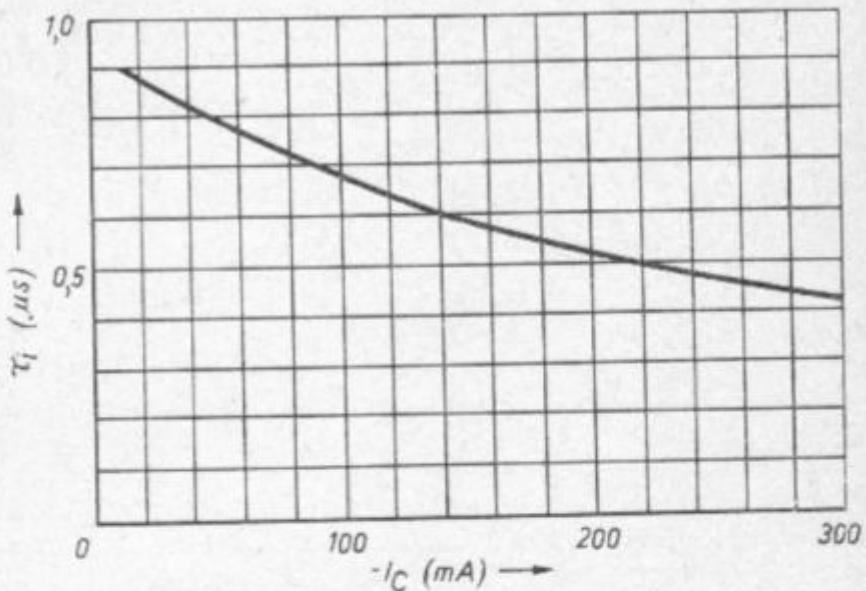
ϑ_J = Parameter



Schaltzeitkonstante als Funktion des Kollektorstromes

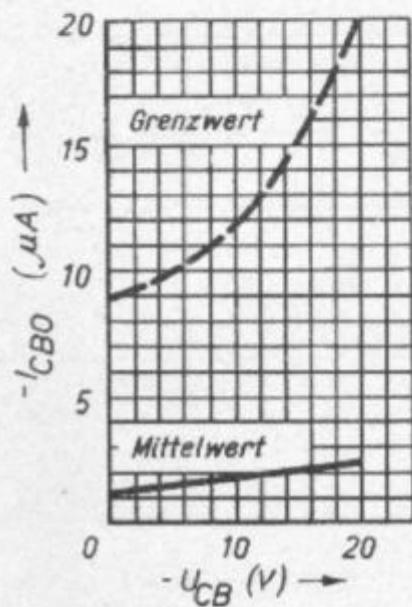
$$\tau_i = f(-I_C)$$

bei $-U_{CE} = 0,5 \text{ V}$



Kollektor-Reststrom als Funktion der Kollektorspannung

$$I_{CBO} = f(-U_{CB})$$



Basis-Emitter-Spannung als Funktion vom Kollektorstrom

$$-U_{BE} = f(-I_C)$$

$-I_B$ = Parameter

