

K 561 KT 3 4 bilaterale Analogschalter

(Manlich V 4066 D)

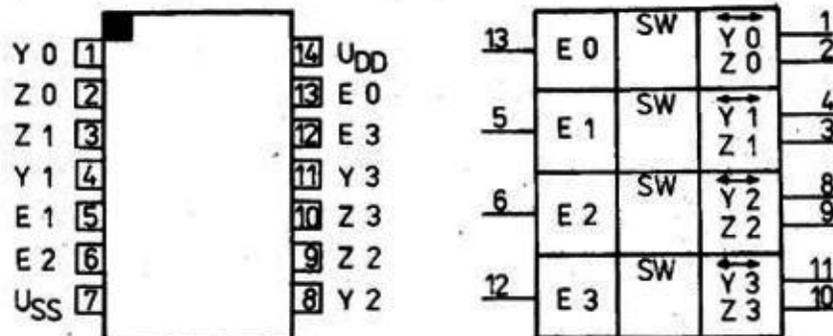


Bild.13: Anschlußbelegung und Schaltungskurzzeichen K 561 KT 3 (Baupform 1)

Bezeichnung der Anschlüsse:

1	Y 0	Ein-/Ausgang Kanal E 0	8	Y 2	Ein-/Ausgang Kanal E 2
2	Z 0	Ein-/Ausgang Kanal E 0	9	Z 2	Ein-/Ausgang Kanal E 2
3	Z 1	Ein-/Ausgang Kanal E 1	10	Z 3	Ein-/Ausgang Kanal E 3
4	Y 1	Ein-/Ausgang Kanal E 1	11	Y 3	Ein-/Ausgang Kanal E 3
5	E 1	Steuereingang Kanal E 1	12	E 3	Steuereingang Kanal E 3
6	E 2	Steuereingang Kanal E 2	13	E 0	Steuereingang Kanal E 0
7	U _{SS}	Bezugspotential	14	U _{DD}	Betriebsspannung

Der Schaltkreis K 561 KT 3 enthält 4 voneinander unabhängige bilaterale Analogschalter. Je Schalter ist ein Steuereingang E_n vorhanden, mit dem dieser vom EIN- in den AUS-Zustand und umgekehrt geschaltet werden kann.

$E_n = H \rightarrow$ Schalter ein
 $E_n = L \rightarrow$ Schalter aus

Grenzwerte

Kennwert	Kurzzeichen	Meßbedingung	min.	max.	Einheit
Betriebsspannung	U_{DD}		-0,5	15	V
Eingangsspannung	U_I		-0,2	$U_{DD} + 0,2$	V
Ausgangsstrom	I_O	$U_{DD} = 5\text{ V}$		3	mA
		$U_{DD} = 10\text{ V}$		7	mA
		$U_{DD} = 9\text{ V}$		9	mA
Verlustleistung	P_{tot}			150	mW
Lastkapazität	C_L (1)			1000	pF

1) bei einer Frequenz des Eingangssignals von $\leq 10\text{ kHz}$, dynamische Kennwerte werden nicht garantiert

Statische Kennwerte

Kennwert	Kurzzeichen	Meßbedingungen	min.	max.	Einheit
Betriebsspannung Ausgangsspannung H	U_{DD} U_{OH}	$U_{DD} = 10 \text{ V}; U_{IL} = 0 \text{ V};$ $U_{IH} = 10 \text{ V}; R_L = 10 \text{ k}\Omega;$ $\vartheta_a = 25 \text{ }^\circ\text{C}$	3	15	V
		$U_{DD} = 10 \text{ V}; U_{IL} = 0 \text{ V};$ $U_{IH} = 10 \text{ V}; R_L = 10 \text{ k}\Omega;$ $\vartheta_a = -45 \text{ }^\circ\text{C}$	9,57		V
		$U_{DD} = 10 \text{ V}; U_{IL} = 0 \text{ V};$ $U_{IH} = 10 \text{ V}; R_L = 10 \text{ k}\Omega;$ $\vartheta_a = 85 \text{ }^\circ\text{C}$	9,66		V
Stromaufnahme	I_{DD}	$U_{DD} = 10 \text{ V}; U_{IL} = 0 \text{ V};$ $U_{IH} = 10 \text{ V}; \vartheta_a = 25 \text{ }^\circ\text{C}$		5	μA
		$U_{DD} = 10 \text{ V}; U_{IL} = 0 \text{ V};$ $U_{IH} = 10 \text{ V}; \vartheta_a = -45 \text{ }^\circ\text{C}$		5	μA
		$U_{DD} = 10 \text{ V}; U_{IL} = 0 \text{ V};$ $U_{IH} = 10 \text{ V}; \vartheta_a = 85 \text{ }^\circ\text{C}$		30	μA
Eingangsreststrom logische Eingänge	$ I_I $	$U_{DD} = 10 \text{ V}; U_{IL} = 0 \text{ V};$ $U_{IH} = 10 \text{ V}; \vartheta_a = 25 \text{ }^\circ\text{C}$		0,05	μA
		$U_{DD} = 10 \text{ V}; U_{IL} = 0 \text{ V};$ $U_{IH} = 10 \text{ V}; \vartheta_a = -45 \text{ }^\circ\text{C}$		0,05	μA
		$U_{DD} = 10 \text{ V}; U_{IL} = 0 \text{ V};$ $U_{IH} = 10 \text{ V}; \vartheta_a = 85 \text{ }^\circ\text{C}$		1	μA
Ausgangsleckstrom	I	$U_{DD} = 5 \text{ V}; U_{SS} = -5 \text{ V};$ $U_{IH} = 5 \text{ V}; U_{IL} = 5 \text{ V};$ $U_O = 0 \text{ V}; \vartheta_a = 25 \text{ }^\circ\text{C}$		100	nA
		$U_{DD} = 5 \text{ V}; U_{SS} = -5 \text{ V};$ $U_{IH} = 5 \text{ V}; U_{IL} = 5 \text{ V};$ $U_O = 0 \text{ V}; \vartheta_a = -45 \text{ }^\circ\text{C}$		100	nA
		$U_{DD} = 5 \text{ V}; U_{SS} = -5 \text{ V};$ $U_{IH} = 5 \text{ V}; U_{IL} = 5 \text{ V};$ $U_O = 0 \text{ V}; \vartheta_a = 85 \text{ }^\circ\text{C}$		200	nA
		$U_{DD} = 10 \text{ V}; U_{SS} = 0 \text{ V};$ $U_{IH} = 10 \text{ V}; U_{IL} = 3 \text{ V};$ $U_O = 0 \text{ V}; \vartheta_a = 25 \text{ }^\circ\text{C}$		10	μA
		$U_{DD} = 10 \text{ V}; U_{SS} = 0 \text{ V};$ $U_{IH} = 10 \text{ V}; U_{IL} = 3 \text{ V};$ $U_O = 0 \text{ V}; \vartheta_a = -45 \text{ }^\circ\text{C}$		10	μA
		$U_{DD} = 10 \text{ V}; U_{SS} = 0 \text{ V};$ $U_{IH} = 10 \text{ V}; U_{IL} = 3 \text{ V};$ $U_O = 0 \text{ V}; \vartheta_a = 85 \text{ }^\circ\text{C}$		15	μA
		$U_{DD} = 10 \text{ V}$		500	Ohm
		$U_{DD} = 5 \text{ V}$		5000	Ohm

Dynamische Kennwerte $(\vartheta_a = 25^\circ\text{C}; C_L = 50\text{ pF})$

Kennwert	Kurzzeichen	Meßbedingungen	min.	max.	Einheit
Verzögerungszeit	t_{PLH}	$U_{DD} = 10\text{ V}; U_{SS} = 0\text{ V}$		25	ns
		$U_{DD} = 5\text{ V}; U_{SS} = 0\text{ V}$		30	ns
Verzögerungszeit	t_{PHL}	$U_{DD} = 10\text{ V}; U_{SS} = 0\text{ V}$		25	ns
		$U_{DD} = 5\text{ V}; U_{SS} = 0\text{ V}$		30	ns
Verzögerungszeit der Steuersignale	t_{PLHX}	$U_{DD} = 10\text{ V}; U_{SS} = 0\text{ V}$		90	ns
		$U_{DD} = 5\text{ V}; U_{SS} = 0\text{ V}$		150	ns
Verzögerungszeit der Steuersignale	t_{PHLX}	$U_{DD} = 10\text{ V}; U_{SS} = 0\text{ V}$		90	ns
		$U_{DD} = 5\text{ V}; U_{SS} = 0\text{ V}$		150	ns
Eingangskapazität	C_I			10	pF
Eingangskapazität Steuereingänge	C_{IX}			5	pF

K 561 SA 1**13bit Paritätsprüfer**

(Ähnlich V 4531 D)

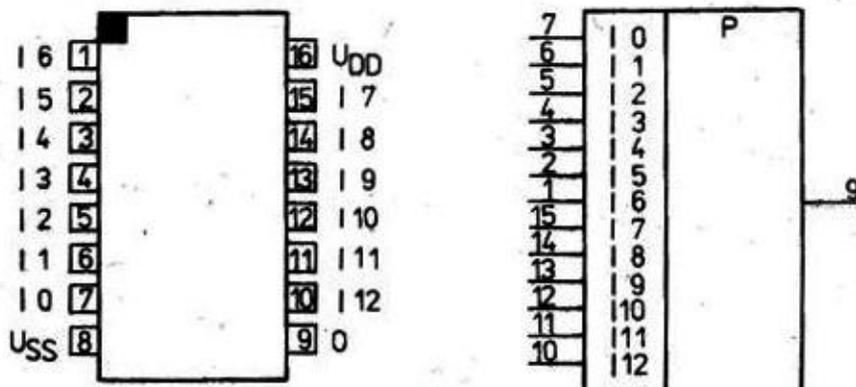


Bild 14: Anschlußbelegung und Schaltungskurzzeichen K 561 SA 1 (Baupform 2)

Bezeichnung der Anschlüsse:

1	I 6	Paritätseingang	9	0	Ausgang
2	I 5	Paritätseingang	10	I 12	Paritätseingang
3	I 4	Paritätseingang	11	I 11	Paritätseingang
4	I 3	Paritätseingang	12	I 10	Paritätseingang
5	I 2	Paritätseingang	13	I 9	Paritätseingang
6	I 1	Paritätseingang	14	I 8	Paritätseingang
7	I 0	Paritätseingang	15	I 7	Paritätseingang
8	U_{SS}	Bezugspotential	16	U_{DD}	Betriebsspannung