

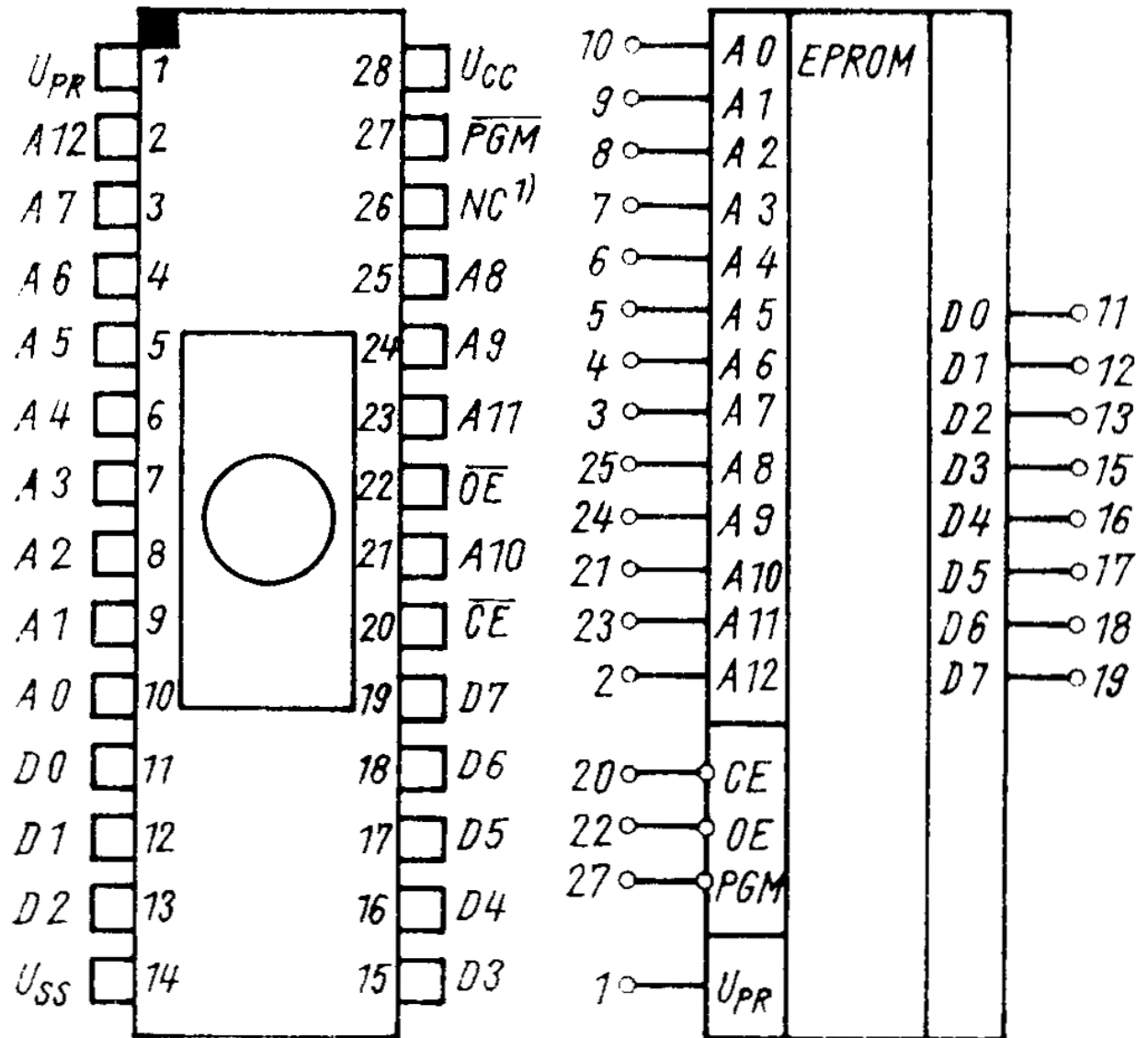
64 k EPROM U 2764 CC

64 k PROM U 2664 DC

Der integrierte Schaltkreis U 2764 CC ist ein statischer, elektrisch programmierbarer und UV-löschbarer Festwertspeicher (EPROM) in einer Organisation von 8192×8 Bit. Der Schaltkreis wird in n-Kanal-Silicon-Gate-Technologie hergestellt und befindet sich in einem 28poligen DIL-Keramikgehäuse mit für UV-Strahlung durchlässigem Deckel.

Der U 2664 DC ist ein herstellerprogrammierter PROM.

Bauform 15



Anschlußbelegung und Schaltungskurzzeichen

¹⁾ Der Anschluß kann mit Spannungen $-0,5$ V U_C 7 V belegt werden.

Anschlußbelegung

1	U _{PR}	Betriebsspannung U _{PR} (Programmiereingang)	16	D 4	Datenausgang
			17	D 5	Datenausgang
2	A 12	Adresseneingang	18	D 6	Datenausgang
3	A 7	Adresseneingang	19	D 7	Datenausgang
4	A 6	Adresseneingang	20	$\overline{\text{CE}}$	Chipaktivierungseingang
5	A 5	Adresseneingang	21	A 10	Adresseneingang
6	A 4	Adresseneingang	22	$\overline{\text{OE}}$	Eingang zur Freigabe der Ausgänge
7	A 3	Adresseneingang	23	A 11	Adresseneingang
8	A 2	Adresseneingang	24	A 9	Adresseneingang
9	A 1	Adresseneingang	25	A 8	Adresseneingang
10	A 0	Adresseneingang	26	NC	nicht angeschlossen
11	D 0	Datenausgang	27	$\overline{\text{PGM}}$	Programmiereingang
12	D 1	Datenausgang	28	U _{CC}	Betriebsspannung
13	D 2	Datenausgang			
14	U _{SS}	Bezugspotential			
15	D 3	Datenausgang			

Kurzbeschreibung

- elektrisch programmierbarer, UV-löschbarer Festwertspeicher mit einer Organisation von 8192 \times 8 Bit
- Reduzierung der Stromaufnahme im Standby-Modus auf ca. 30 %
- alle Ein- und Ausgänge TTL-kompatibel
- Zugriffszeit im Lesezyklus:
 - $t_{\text{ACC}} = 250 \text{ ns}$ (U 2764 CC 25)
 - $t_{\text{ACC}} = 350 \text{ ns}$ (U 2764 CC 35)
 - $t_{\text{ACC}} = 450 \text{ ns}$ (U 2764 CC 45)
- Betriebsspannung im Lesezyklus: $U_{\text{CC}} = 5 \text{ V} \pm 5 \%$
- tristate-Ausgänge
- 28poliges Keramikgehäuse mit für UV-Strahlung durchlässigem Deckel
- zum Programmieren werden 50 ms Impulse mit TTL-Pegel verwendet
- byteweises Programmieren ist möglich
- Programmieren direkt auf der Leiterplatte ist möglich

Betriebsarten U 2764 CC

Betriebsart	U _{CC}	PGM	A 9	OE	CE	U _{PR}	D 0 . . . D 7
	28	27	24	22	20	1	11 . . . 13, 15 . . . 19
Lesen	U _{CC}	U _{IH}	U _{IH} /U _{IL}	U _{IL}	U _{IL}	U _{CC}	Datenausgänge
Ausgänge nicht ausgewählt	U _{CC}	U _{IH}	U _{IH} /U _{IL}	U _{IH}	U _{IL}	U _{CC}	hochohmiger Zustand
Ruhezustand	U _{CC}	U _{IH} /U _{IL}	U _{IH} /U _{IL}	U _{IH} /U _{IL}	U _{IH}	U _{CC}	hochohmiger Zustand
Programmierung	U _{CC}	U _{IL}	U _{IH} /U _{IL}	U _{IH}	U _{IL}	U _{PR}	Dateneingabe
Programmierkontrolle	U _{CC}	U _{IH}	U _{IH} /U _{IL}	U _{IL}	U _{IL}	U _{PR}	Datenausgabe
Programmiersperre	U _{CC}	U _{IH} /U _{IL}	U _{IH} /U _{IL}	U _{IH} /U _{IL}	U _{IH}	U _{PR}	hochohmiger Zustand
Identifikationsmode	U _{CC}	U _{IH}	U _{IS}	U _{IL}	U _{IL}	U _{CC}	Codeausgabe
Schnellprogrammierung (U _{CC} = 6 V)	U _{CC}	U _{IL}	U _{IH} /U _{IL}	U _{IH}	U _{IL}	U _{PR}	Dateneingabe