mikreektronik

Information



DL 175 D

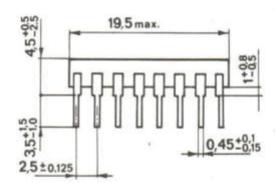
Vergleichstyp: SN 74 LS 175 N

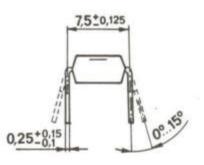
Vierfach D-FF DL 175 D

Vorläufige technische Daten

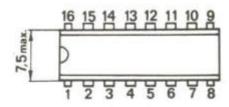
Gehäuse: 16poliges DIL - Plastgehäuse

Bauform: 21.1.1.2.16

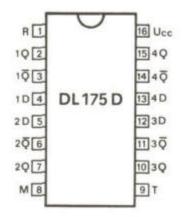




21.1.1.2.16 TGL 26713



Anschlußbelegung:



D: Dateneingänge

T: Takteingang

R: RESET-Eingang

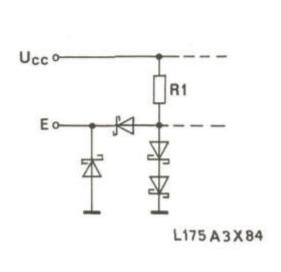
Q: Ausgänge

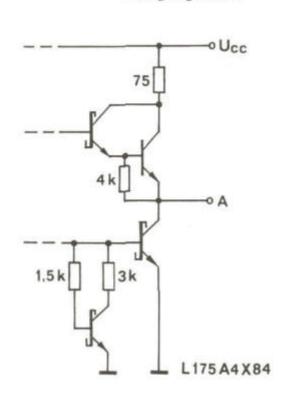
Q: negierte Ausgänge

Schaltung eines D-FF:

Eingangsstufe

Ausgangsstufe

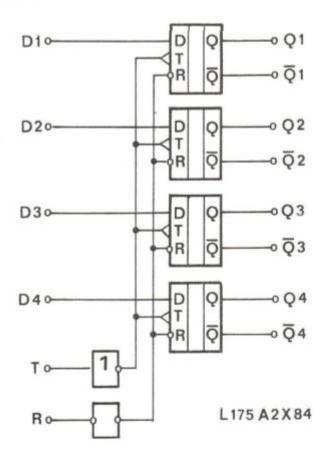




 $R_1 = 20 \text{ k}\Omega$ Norm für D-, Clear-Eingang

 $R_1 = 17 \text{ k}\Omega$ Norm für T-Eingang

Logisches Schaltbild:



Funktionsbeschreibung und logische Funktion:

DL 175 D - 4 D-FF mit gemeinsamen Rücksetzeingang, Q/Q-Ausgang

R	Т	D	Q	ā	
L	X	X	L	Н	
Н	1	Н	Н	L	↑ Cabaltflanka I. U
Н	1	L	L	Н	† Schaltflanke L-H
Н	L	X	Qo	Qσ	

Das FF DL 175 D ist ein D-FF mit gemeinsamen Rücksetz- und Takteingang. Es schaltet mit der L-H-Flanke am Takteingang, d. h. die Information am D-Eingang wird mit diesem Impuls zum Ausgang Q übertragen.

Betriebsbedingungen:

		min.	typ.	max.	
Betriebsspannung	Ucc	4,75	5	5,25	V
Umgebungstemperatur	ϑ_a	0		70	°C
H-Ausgangsstrom	$-I_{OH}$			400	μΑ
L-Ausgangsstrom	IOL			8	mA
Haltezeit	t _H	5			ns
Voreinstellzeit – D-Eingang – R-Eingang H	t_{su}	20 25			ns ns
Impulsbreite	t _w	20			ns
H-Eingangsspannung	U _{IH}	2			V
L-Eingangsspannung	UIL			0,8	V

Statische Kennwerte (gültig für $\vartheta_a=0\dots70\,^{\circ}\text{C}$):

		min.	max.		
Eingangsclampingspannung $U_{CC} = 4,75 \text{ V}$ $I_I = 18 \text{ mA}$	$-U_{iK}$		1,5	٧	
H-Ausgangsspannung $U_{CC} = 4,75 \text{ V}$ $U_{IL} = 0,8 \text{ V}$ $U_{IH} = 2 \text{ V}$ $I_{IH} = 400 \mu\text{A}$	U _{OH}	2,7		٧	
L-Ausgangsspannung $U_{CC} = 4,75 \text{ V}$ $U_{IL} = 0,8 \text{ V}$	U _{OL}				
$U_{IH} = 2.0 \text{ V}$ $I_{OL} = 8 \text{ mA}$			0,5	V	
$I_{OL} = 4 \text{ mA}$			0,4	V	
H-Eingangsstrom Eingänge R, D, T	I _{IH}				
$U_{CC} = 5,25 \text{ V}$ $U_{IH} = 2,7 \text{ V}$			20	μΑ	
$U_{IH} = 7.0 \text{ V}$			100	μΑ	

L-Eingangsstrom	$-I_{1L}$		
Eingänge R, D, T $U_{CC} = 5,25 \text{ V}$ $U_{IL} = 0,4 \text{ V}$		360	μΑ
Ausgangskurzschlußstrom ¹) U _{CC} = 5,25 V	-I _{OS}	100	mA
Stromaufnahme $U_{CC} = 5,25 \text{ V}$ alle Ausgänge offen	Icc	18	mA
D, R \rightarrow 4,5 V vor Messung LH-Flanke an T			

Dynamische Kennwerte (gültig für $\vartheta_a = 25\,^{\circ}\text{C} - 5\,\text{K}$, $U_{CC} = 5\,\text{V}$):

	min.	max.
$R \rightarrow Q, \overline{Q}$	pLH	
$C_L = 50 pF$		28
$R_L = 500 \Omega$		
$R \rightarrow Q, \overline{Q}$	pHL	36
	pLH	31
$T \rightarrow Q, \bar{Q}$	PHL	33
max. Taktfrequenz	f _{max} 30	MHz

¹⁾ Nicht mehr als 1 Ausgang gleichzeitig Prüfzeit < 1 s.

Ag 05/044/85





veb halbleiterwerk frankfurt/oder betrieb im veb kombinet mikroelektronik DDR 1200 Frankfurt/Oder - Telefon 4 60

elektronik export-Import

Volkseigener Außenhandelsbetrieb der Deutschen Demokratischen Republik DDR - 1026 Berlin, Alexanderplatz 6 Haus der Elektroindustrie