mikreektronik

Information



DL 253 D

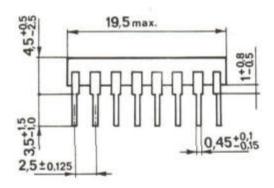
Vergleichstyp: SN 74 LS 253 N

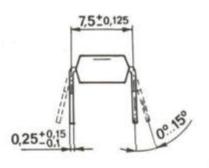
Zweifach-4 auf 1-Multiplexer DL 253 D

Vorläufige technische Daten

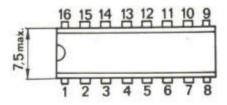
Gehäuse: 16poliges DIL - Plastgehäuse

Bauform: 21.1.1.2.16

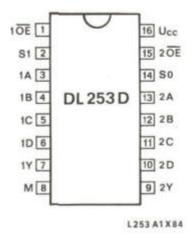




21.1.1.2.16 TGL 26713

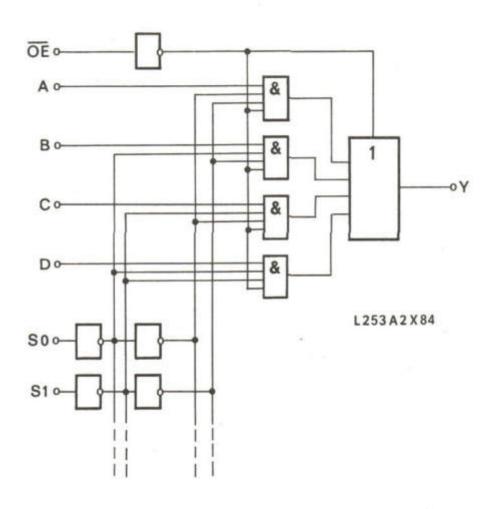


Anschlußbelegung:



A bis D: Dateneingänge S0, S1: Adresseingänge Output Enable Y: Ausgänge

Logisches Schaltbild:



Schaltungsbeschreibung und logische Funktion:

Funktionstabelle des DL 253 D:

Eingäng	е		Ausgang		
Adresse		<u>OE</u>	Υ		
S1	S0				
X	×	Н	Z		
L	L	L	D		
L	Н	L	C		
Н	L	L	В		
Н	Н	L	Α		

Der Schaltkreis DL 253 D ist ein Zweifach-4 auf 1-Multiplexer mit 3-STATE-Ausgängen. Mit der Adressinformation an S0 und S1 wird über die Adressgatter und über die Schottkydiodenmatrix jeweils ein Eingang der beiden 4fach Odergatter freigegeben, die restlichen Dateneingänge bleiben gesperrt.

Die Dateninformation der adressierten Eingänge liegt dann nicht negiert an den Ausgängen Y an.

Die Ausgänge lassen sich über OE in den hochohmigen Zustand Z schalten.

Betriebsbedingungen:

		min.	typ.	max.	
Betriebsspannung	Ucc	4,75	5	5,25	V
Umgebungstemperatur	$\vartheta_{\mathbf{a}}$	0		70	°C
H-Ausgangsstrom	$-I_{OH}$			2,6	mA
L-Ausgangsstrom	I _{OL}			8	mA
H-Eingangsspannung	U _{IH}	2			V
L-Eingangsspannung	UIL			0,8	V

Statische Kennwerte (gültig für $\vartheta_a=0\dots70\,^{\circ}\text{C}$):

		min.	max.	
Eingangsclampingspannung $U_{CC} = 4,75 \text{ V}$ $-I_L = 18 \text{ mA}$	-U _{IK}		1,5	V
H-Ausgangsspannung $U_{CC} = 4,75 \text{ V}$ $U_{IH} = 2,0 \text{ V}$ $U_{IL} = 0,8 \text{ V}$ $-I_{OH} = 2,6 \text{ mA}$	U _{OH}	2,4		V
L-Ausgangsspannung $U_{CC} = 4,75 \text{ V}$ $I_{OL} = 4 \text{ mA}$	U _{OL}		0,4	V
$U_{IH} = 2.0 \text{ V}$ $U_{IL} = 0.8 \text{ V}$			0,5	V
H-Eingangsstrom $U_{CC} = 5,25 \text{ V}$ $U_{IH} = 2,7 \text{ V}$ $U_{IH} = 7,0 \text{ V}$	I _{IH}		20 100	μ Α μ Α
Low-Eingangsstrom $U_{CC} = 5,25 \text{ V}^2$) $U_{IL} = 0,4 \text{ V}$	$-I_{IL}$		360	μΑ
Ausgangskurzschlußstrom ¹) U _{CC} = 5,25 V	$-I_{OS}$	30	130	mA
Ausgangsstrom im hochohmigen Zustand $U_{CC} = 5,25 \text{ V}$ $U_{OH} = 2,7 \text{ V}$	I _{OZH}		20	μΑ
$U_{IH} = 2.0 \text{ V}$ $U_{IL} = 0.8 \text{ V}$ $U_{OL} = 0.4 \text{ V}$			20	μΑ

Dynamische Kennwerte (gültig für $\vartheta_a = 25\,^{\circ}\text{C} - 5\,\text{K}$, $U_{CC} = 5\,\text{V}$):

		100				
		von	nach		max.	
	Verzögerungszeit für LH-Übergang am Ausgang $U_{IL} = 0 \text{ V}$	A B C	Υ	t _{pLH}		
	$U_{IH} = 4.5 \text{ V}$ $R_L = 2 \text{ k}\Omega$ $C_L = 15 \text{ pF}$	D			25	ns
	Verzögerungszeit für HL-Übergang am Ausgang	A B C D	Υ	t _{pHL}	20	ns
		S0, S1 S0, S1	Y 1)	t_{pLH} t_{pHL}	45 32	ns ns
-	Freigabezeit zu H-Pegel am Ausgang	ŌĒ	Y	t_{pZH}	28	ns
	Freigabezeit zu L-Pegel am Ausgang	ŌĒ	Y	t_{pZL}	23	ns
	Verzögerungszeit für Übergang von H-Pegel zu hochohmigen Zustand am Ausgang $U_{IL}=0~V$ $U_{IH}=4,5~V$ $R_L=2~k\Omega$ $C_L=5~pF$	ŌĒ	Y	t _{pHZ}	41 41	ns ns
	Verzögerungszeit für Übergang von L-Pegel zu hochohmigen Zustand am Ausgang	ŌĒ	Y	t_{pLZ}	27	ns

Die Dateneingänge A sind auf H-Pegel und die Dateneingänge B, C, D auf L-Pegel zu legen.

min. max.

Nebenkenngrößen:

Stromaufnahme des Schaltkreises bei aktiven Ausgängen

lcc

 $U_{CC} = 5,25 \text{ V}$

 $U_{IL} \approx 0 \text{ V}^3$

12

14

mA

mA

Stromaufnahme des Schaltkreises bei

hochohmigem Zustand an den Ausgängen

CCZ

 $U_{CC} = 5.25 \text{ V}$

 $U_{IL} \approx 0 \text{ V}$

 $U_{1H} = 4,5 \text{ V}^4$

- 1) Nicht mehr als 1 Ausgang gleichzeitig kurzschließen. Dauer des Kurzschlusses ≤ 1 s.
- 2) Der jeweils zu messende Dateneingang muß entsprechend der Logik durch S0, S1 adressiert werden.
- 3) Alle Eingänge auf L-Pegel
- 4) \overline{OE} = HIGH, alle anderen Eingänge auf L-Pegel

Ag 05/044/8





veb halbleiterwerk frankfurt/oder betrieb im veb kombinat mikroelektronik DDR 1200 Frankfurt/Oder - Telefon 4 60

elektronik export-import

Volkseigener Außenhandelsbetrieb der Deutschen Demokratischen Republik DDR - 1026 Berlin, Alexanderplatz 6 Haus der Elektroindustrie