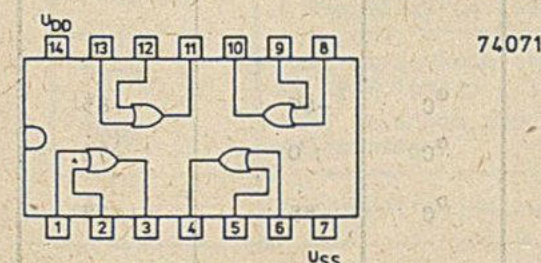
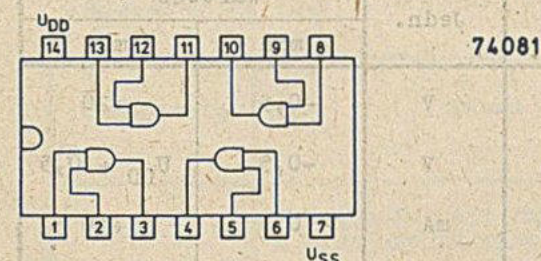
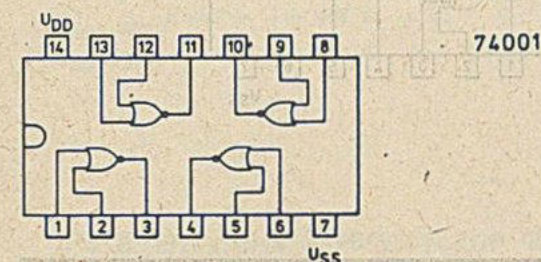
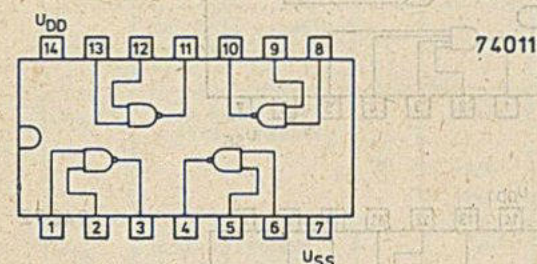
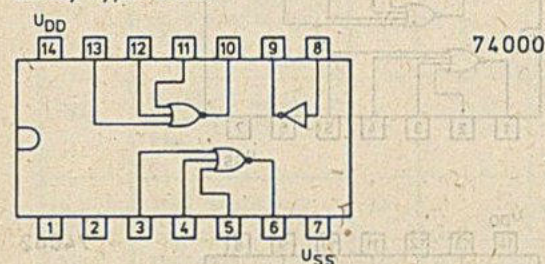


Seria logicznych bramek przeznaczonych do pracy w systemach cyfrowych gdzie wymagane są: niski pobór mocy i/lub wysoka odporność na zakłócenia. Charakteryzuje się buforowanymi wejściami i wyjściami oraz symetrycznymi charakterystykami wyjściowymi w stanie niskim i wysokim. Typowa obciążalność wynosi - dwa wejścia TTL-L lub jedno TTL-LS.

Układy wyprowadzeń



MCY 74000N MCY 64000N

Dwukrotna 3-wejściowa
bramka NOR + inwerter

MCY 74001N MCY 64001N

Czterokrotna 2-wejściowa
bramka NOR

MCY 74002N MCY 64002N

Dwukrotna 4-wejściowa
bramka NOR

MCY 74011N MCY 64011N

Czterokrotna 2-wejściowa
bramka NAND

MCY 74012N MCY 64012N

Dwukrotna 4-wejściowa
bramka NAND

MCY 74023 MCY 64023N

Trzykrotna 3-wejściowa
bramka NAND

MCY 74025N MCY 64025N

Trzykrotna 3-wejściowa
bramka NOR

MCY 74071N MCY 64071N

Czterokrotna 2-wejściowa
bramka OR

MCY 74072N MCY 64072N

Dwukrotna 4-wejściowa
bramka OR

MCY 74073N MCY 64073N

Trzykrotna 3-wejściowa
bramka AND

MCY 74075N MCY 64075N

Trzykrotna 3-wejściowa
bramka OR

MCY 74081N MCY 64081N

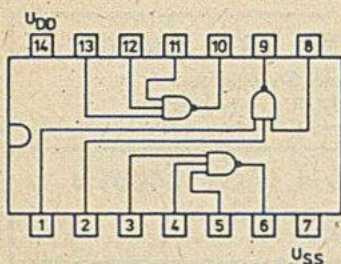
Czterokrotna 2-wejściowa
bramka AND

MCY 74082N MCY 64082N

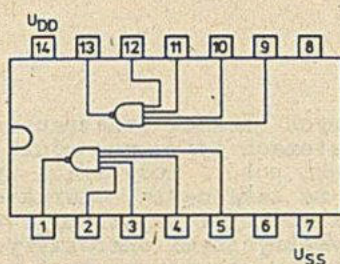
Dwukrotna 4-wejściowa
bramka AND

SSI CMOS
Bramka aluminiowa

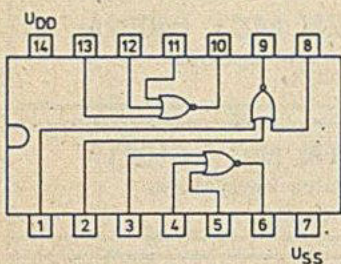
Obudowa CE 70



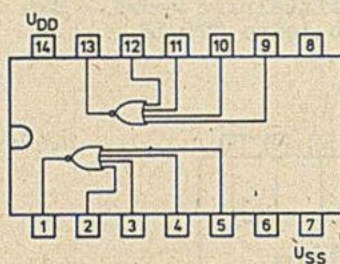
74023



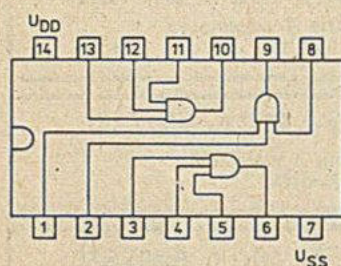
74012



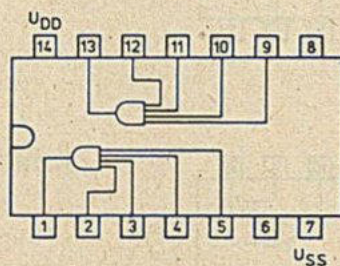
74025



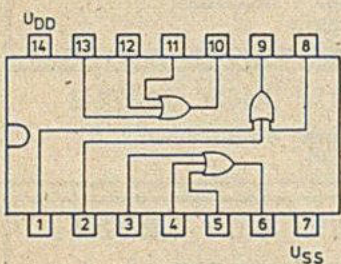
74002



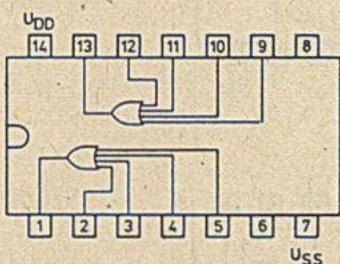
74073



74082



74075



74072

Parametry dopuszczalne

/U_{SS} = 0 V/

Oznaczenie	Nazwa	Jedn.	Wartość	
			min	max
U _{DD}	Napięcie zasilania	V	-0,5	+20
U _I	Napięcie wejściowe	V	-0,5	U _{DD} + 0,5
I _I	Prąd wejściowy	mA	-10	+10
P _D	Moc rozpraszana	mW		500
t _{amb}	Temperatura otoczenia w czasie pracy	°C		
	MCY 74....N	°C	-40	+85
	MCY 64....N	°C	0	+70
t _{stg}	Temperatura przechowywania	°C	-55	+125

Parametry charakterystyczne statyczne

Ozna- czenie	Nazwa	Jedn.	Wartość							Warunki pomiaru		
			t_{amb} min		25°C			t_{amb} max		U_I	U_O	U_{DD}
			min	max	min	typ	max	min	max	[V]	[V]	[V]
I_{DD}	Prąd zasilania w stanie spoczynku	μA		0,25 0,5 1 5		0,01 0,01 0,01 0,02	0,25 0,5 1 5		7,5 15 30 150	0;5 0;10 0;15 0;20		5 10 15 20
U_{IH}	Napięcie wejściowe w stanie wysokim	V	3,5 7 11		3,5 7 11			3,5 7 11			0,5;4,5 1,0;9,0 1,5;13,5	5 10 15
U_{IL}	Napięcie wejściowe w stanie niskim	V		1,5 3 4			1,5 3 4		1,5 3 4		0,5;4,5 1,0;9,0 1,5;13,5	5 10 15
I_I	Prąd wejściowy	μA		$\pm 0,1$		$\pm 10^{-5}$	$\pm 0,1$		± 1	0;18		18
U_{OH}	Napięcie wyjściowe w stanie wysokim	V	$U_{DD}-0,05$		$U_{DD}-0,05$	U_{DD}		$U_{DD}-0,05$		0; U_{DD}		5;10;15
U_{OL}	Napięcie wyjściowe w stanie niskim	V		0,05		0	0,05		0,05	0; U_{DD}		5;10;15
I_{OH}	Prąd wyjściowy w stanie wysokim	mA	-0,64 -2 -1,6 -4,2		-0,51 -1,6 -1,3 -3,4	-1 -3,2 -2,6 -6,8		-0,36 -1,15 -0,9 -2,4		0;5 0;5 0;10 0;15	4,6 2,5 9,5 13,5	5 5 10 15
I_{OL}	Prąd wyjściowy w stanie niskim	mA	0,64 1,6 4,2		0,51 1,3 3,4	1 2,6 6,8		0,36 0,9 2,4		0;5 0;10 0;15	0,4 0,5 1,5	5 10 15

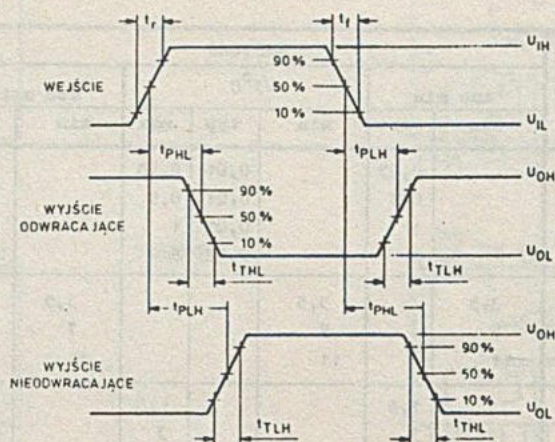
$t_{amb \min} = -40^{\circ}C$ dla MCY 64.....; $0^{\circ}C$ dla MCY 74.....

$t_{amb \max} = +85^{\circ}C$ dla MCY 64.....; $+70^{\circ}C$ dla MCY 74.....

Parametry charakterystyczne dynamiczne

$/t_{amb} = 25^{\circ}C$, $t_r = t_f = 20$ ns, $C_L = 50$ pF, $R_L = 200$ k Ω

Oznaczenie	Nazwa	Jedn.	Wartość		Warunki pomiaru U_{DD} [V]
			typ	max	
t_{PLH}	Czas propagacji zmiany stanu z niskiego na wysoki	ns	125 60	250 120	5 10
t_{PHL}	Czas propagacji zmiany stanu z wysokiego na niski		45	90	15
t_{TLH}	Czas narastania zbocza sygnału wyjściowego	ns	100 50	200 100	5 10
t_{THL}	Czas opadania zbocza sygnału wyjściowego		40	80	15
C_I	Pojemność wejściowa	pF	5	7,5	



Definicje parametrów dynamicznych