

## Information



## Asynchroner serieller Ein-/Ausgabeschaltkreis

DART U 8563 D

Der programmiefbare serielle Eingabe-/Ausgabe-Schaltkreis U 8563 D (DART) ist ein in n-Kanal-Silicon-Gate-Technologie gefertigter MOS-Schaltkreis mit zwei TTL-kompatiblen Kanälen für rein asynchrone Anwendungen. (DART: dual channel asynchronous receiver-transmitter)

Der U 8563 D ist ein Schaltkreis innerhalb des Systems der II. Leistungsklasse und wird in einem 40poligem DIL-Plastgehäuse gefertigt. Er ist vorwiegend für den Einsatz in Datenverarbeitungs- anlagen und Anlagen der Steuerungs- und Reglungstechnik, als auch in Haushaltsgeräten und Konsum-gütern vorgesehen.

Bild 1: Anschlußbelegung und Schaltungskurzzeichen

-	
01[1	60 00
00 [2]	200
09 2	2000
27 4	2000
MT 5	DE POND
10 (4)	∭ ct
MO [7	No.
5 E	23 CIS
wee II	EB an
WINDYA DE	2D vas
RTA (S)	26 WHOVE
#=0A 12	20 000
Sec. 13	28 m.cm
TACK IN	E STATE
THOM TO	7×08
STRA S	BOTAB
erya 🗇	ES ATES
CTEA (M	E crea
OCOX 19	22 DC50
c as	EI SERE

_36.	CE RESET M1 IORQ RD	U856 3D	D0 D1 D2 D3 D4	39 2 38 3
20 6 33 34	C IEI C/D B/A			37 4 15
11 RIA 12 R×DA 13 R×CA 14 T×CA 18 CTSA 19 DCDA		W/RDYA RTSA DTRA	17	
		TxDB W/RDYB RTSB DTRB	30_	
28 27, 23, 22, 28	R×DB R×T×CB CTSB DCDB RIB		INT	5 7

Grenzwerte						
(Bezugspotential USS = OV)	Kurzzeichen	Meßbedingung	min	typ	max	Einheit
Betriebsspannung Eingengsspannung Betriebstemperatur Lagertemperatur Verlustleistung	JCC JI Ja Jatg	<b>√</b> a = 25 °C	-0,5 -0,5 0 -55		7 7 70 125	oc oc
Statische Kennwerte			8			
( $\mathcal{F}_{\mathbf{a}}$ =0 70 °C; Bezugspotential U <sub>SS</sub> = OV)						
Betriebsspannung Eingangsspannung Low Eingangsspannung High Takteingangsspannung Low Takteingangsspannung High Ausgangsspannung Low Ausgangsspannung High Stromaufnahme Eingangsreststrom	USS UIL UIH UILC UIHC UOL UOH ICC ILI	I <sub>OL</sub> =1.8 mA I <sub>OH</sub> =-0.25 m t <sub>o</sub> =400 ns U <sub>I</sub> =0U <sub>CC</sub>		.5	5,25 0,8 UCC 0,45 UCC 0,4	V V V V mA
Dynamische Kennwerte					0.4	
$(\hat{V}_{a} = 0 70  ^{\circ}\text{C},$ $I_{GG} = 4.75 5.25  \text{V};$ Bezugspotential $U_{SS} = 0\text{V})$					XX	
Taktperiode	t <sub>o</sub>		400 180		2000	ns ns
High-Breite des Taktes Low-Breite des Taktes	tw(CH)	17 g	180		2000	ns
Anstiegs- und Abfallzeiten des Taktes	t <sub>r</sub> t <sub>f</sub>				30	ns
	1) t <sub>a</sub> = t <sub>w(OH)</sub> +t	w(CL)+tr+tr				

Dieses Datenblatt gibt keine Auskunft über Liefermöglichkeiten und beinhaltet keine Verbindlichkeiten zur Produktion. Die gültigen Vertragsunterlagen beim Bezug der Bauelemente sind die Typenstandards. Rechtsverbindlich ist jeweils die Auftragsbestätigung.

10/83



## veb mikroelektronik karl marx erfurt

DDR-5023 Erfurt, Rudolfstraße 47 Telefon 5 80, Telex 061 306

## elektronik export-import

Volkseigener Außenhandelsbetrieb der Deutschen Demokratischen Republik DDR - 1026 Berlin, Alexanderplatz 6 Telex: BLN 114721 elei, Telefon: 2180