

# Information



## Schaltkreis für direkten Speicherzugriff (DMA) UA 858 D, UB 858 D

Der integrierte Schaltkreis U 858 D ist ein in n-Kanal-Silicon-Gate-Technologie gefertigter Baustein im System der II. Leistungsklasse. Er wird in einem 40poligen DIL-Plastgehäuse geliefert und dient dem direkten Datentranfer zwischen verschiedenen Speicherbereichen oder zwischen Peripheriegeräten und dem Speicher.

A 5 1	40 A 6
A 4 2	39 A 7
A 3 3	38 IEI
A 2 4	37 (NT
A 1 5	36 IEO
A 0 6	35 D 0
c 7	34 D 1
WR 8	33 D 2
RD 9	32 D 3
IORO 10	31 D 4
UCC 11	30 USS
MRED 12	29 0 5
BA0 13	28 D 5
BA1 14	27 D 7
BUSRO 15	26 M 1
CS/WAIT 16	25 RDY
A 15 17	24 A 8
A 14 18	23 A 9
A 13 19	22 A 10
A 12 20	21 A 11

35 - D 0	A 0 - 5
84 - D1	A 1 5
13 - D 2	A 2 4
2 - D 3	A 3 3
31 D 4	A 4 2
29 - 0 5	A 5 1
28 D 5	A 5 40
7 D 7	A 7 39
8 <b>a</b> WR	A 8 - 24
9 RD	A 9 2
0 - 9 IORO	A 10 2
2 - MREQ	A 11 21
5 - BUSRQ	A 12 2
	A 13 19
7 C	A 14 18
6 - M1	A 15 17
6 -CS/WAIT	1E0 36
18 IEI	BA0 13
4 a BAI	INT - 31
25 — RDY	ANA 1 1

Bild 1: Anschlußbelegung und Schaltungskurzzeichen

Die Anschlüsse haben folgende Funktion:

A Ø .. A 14 16-bit-AdreBbus-Ausgange D Ø ... D 7 8-bit-bidirektionaler Datenbus WR Schreibanforderung RD Leseanforderung TORQ Ein-/Ausgabe-Anforderung, Ausgang U<sub>CC</sub> Betriebsspannung Speicheranforderung BAO Busanforderungsbestätigung, Eingang BAI Busanforderungsbestätigung, Ausgang BUSRQ Busanforderung CS/WAIT Bausteinauswahl Interrupt-Preigabe, Eingang IEI INT Interruptanforderung, Eingang IEO Interrupt-Preigabe, Ausgang Bezugspotential OV Maschinenzyklus M 1, Ausgang

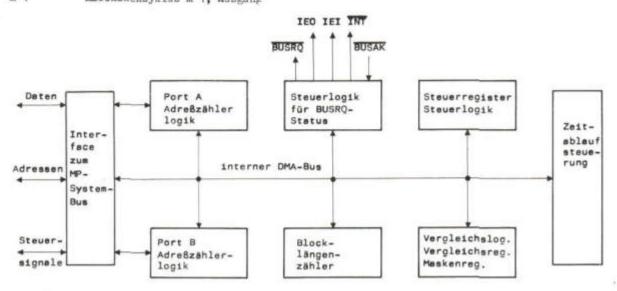


Bild 2:

Blockschaltbild des UA 858 D, UB 858 D

#### Eigenschaften des UA 858 D. UB 858 D

- Er liefert als Einkansl-Schaltkreis alle Adressen-, Zeit- und Kontrollsignale für den Transfer von Datenblöcken zwischen zwei Toren des UA 880 D-/UB 880 D-Systems und/oder das Prüfen von Blöcken auf bestimmte Bytes.
- Vollgepufferte Adressen und Blocklängenregister vorhanden, d. h. die Daten für die nächste Operation können geladen werden, ohne die momentanen Daten zu zerstören.
- Während eines Transfers wird eine Adresse für die Lese- und eine für die Schreiboperation erzeugt.
- Eine vollständig ausgeführte Operation kann sutomatisch oder auf Befehl wiederholt werden. ("Auto restart" oder "Load")
- Das Zeitverhalten der Tore ist programmierbar. (Anpassung an die Geschwindigkeit angeschlossener peripherer Geräte)
- Die DMA kann softwaremäßig freigegeben, gesperrt oder rückgesetzt werden.
- Prioritätskaskadierung der Bausteine bei mehreren DMA-Kanälen

- Suchraten bis zu 2 MByte möglich
- Sie kann ohne Unterbrechung des Transfers signalisieren, daß eine bestimmte Anzahl von Bytes übertragen worden ist.

#### Operationsmodes:

- 1-Byte-Übertragung (Es wird 1 Byte pro BUSRQ-Anforderung übertragen)
- Peripheriegesteuerte Operation "burst" (Die Operation läuft, solange die Peripherie das READY-Signal aktiv halt)
- Programmgesteuerte Operation "continuous" (Die Operation läuft bis ein Block mit im Programm festgelegter Länge abgearbeitet ist)

#### Interrupt nach:

- Blockende
- Auffinden eines bestimmten Bytes
- READY aktiv programmierbar

#### Grenzwerte:

Bezugspotentisl (USS = OV)	Kurzzeichen Meßbed.	min.	typ.	max.	Einheit
Betriebsspannung	Ugg	-0,5		7	v
Eingangsspannung	Um	-0,5		7	V
Betriebstemperatur	3°	0		70	°C
Lagertemperatur	UT Ja Petg	-55		125	°c
Verlustleistung	Py			1,1	°c °c W
Statische Kennwerte:					
(Va=070°C, Bezugspotential USS	=0V)				

Betriebsspannung U <sub>CC</sub>		4,75	5	5,25	Λ
Eingangsspannung Low UTT.		-0,3		0,8	A
Eingangespannung High UIH		2,0		5,5	v
Takteingangsspannung Low t	UILC	-0,3		0,45	A
Takteingangsspannung High	THC	Ugg-0,6		5.5	V
Ausgangsspannung Low UOL	2110	I <sub>OL</sub> =1,8mA		0.4	Α
Ausgangsspannung High UOH		IOH=0,25mA 2,4			Α
Stromaufnahme I <sub>CC</sub>		t <sub>c</sub> =400ns		200	mA
Eingangsstrom I <sub>LI</sub>		U_I=0U_CCmax		10	шA

#### Dynamische Kennwerte:

( J<sub>B</sub>=0...70°C, U<sub>CC</sub>=4,75...5,25V, C<sub>L</sub>=100pF Bezugspotential U<sub>SS</sub>=0V)

	Kurzzeichen	MeBbed.	min.	typ.	max.	Einheit
Taktperiode	tc		250		4000	ns
High-Breite des Taktes	tw(CH)		110		2000	ns
Low-Breite des Taktes	tw(CL)		110		2000	ns
Anstiegs- und Abfall- zeiten des Taktes	tr; tr				30	ns
Bezeichnung des Schaltkrei	geo.	Taktfrequenz	7-4-			
severement des sonaturies	.565	tartirequenz	Det.	riebstemper	stur.	
UA 858 D		4 MHz	0	.70°c		
UB 858 D		2,5 MHz		.70°c		

Dieses Datenblatt gibt keine Auskunft über Liefermöglichkeiten und beinhaltet keine Verbindlichkeiten zur Produktion. Die gültigen Vertragsunterlagen beim Bezug der Bauelemente sind die Typenstandards. Rechtsverbindlich ist jeweils die Auftragsbestätigung.

2/84



veb funkwerk erfurt im veb kombinat mikroelektronik DDR - 5010 Erfurt, Rudolfstr. 47 Telefon: 5 80, Telex: 61 306

### elektronik export-import

Volkseigener Außenhandelsbetrieb der Deutschen Demokratischen Republik DDR - 1026 Berlin, Alexanderplatz 6 Haus der Elektroindustrie Telefon: 2180 · Telex: 114721